

## CONVOCATÒRIA PER A LA CONTRACTACIÓ DE PERSONAL INVESTIGADOR ORDINARI – REF. 93-470-2017

Departament: Microelectrònica i Sistemes Electrònics. Centre de Prototips i Solucions HW/SW (CEPHIS)	Àrea de coneixement: Arquitectura i Tecnologia de Computadors
Nom del projecte on desenvoluparà les funcions: Desenvolupament de Sistemes MPSoC sobre plataformes reconfigurables	Nom del projecte finançador: Diverses Fons. Inicialment RETOS BMAT - BEBOP - RTC-2016-4920-7
<b>FUNCIONS DINS DEL PROJECTE</b>	
<ul style="list-style-type: none"> <li>• Definir les arquitectures i plataformes òptimes per a la implementació sistemes MPSoC sobre plataformes reconfigurables</li> <li>• Recerca en la implementació energèticament eficient d'arquitectures SoC en base a processadors soft-core amb acceleradors específics per aplicacions</li> <li>• Recerca en la implementació energèticament eficient d'infraestructura de comunicacions integrada per a la construcció de sistemes multiprocessador amb aquests SoC</li> <li>• Recerca en l'especificació, implementació i verificació multinivell de Sistemes MPSoC sobre plataformes reconfigurables per a aplicacions d'automoció (sistemes ADAS) i processament de senyal per a identificació de música</li> </ul>	
<b>REQUISITS PER A PODER PARTICIPAR (PUNT 2 PLEC DE CLÀUSULES)</b>	
<ul style="list-style-type: none"> <li>• Formació i recerca en l'àmbit dels Sistemes multiprocessadors integrats en xip (MPSoC) sobre plataformes reconfigurables FPGA</li> </ul>	
<b>DURADA I JORNADA</b>	
<ul style="list-style-type: none"> <li>• La durada del contracte serà de 3 anys, amb possibilitat de pròrroga.</li> <li>• La jornada laboral serà completa</li> <li>• Hores per setmana: 37,5</li> </ul>	
<b>QUANTIA I PAGAMENTS</b>	
<ul style="list-style-type: none"> <li>• Retribució bruta anual: 42.320 €</li> <li>• Liquidació en 12 pagues, inclòs el prorrateig de pagues extres.</li> </ul>	
<b>TERMINI I PRESENTACIÓ DE SOL·LICITUDS</b>	
<ul style="list-style-type: none"> <li>• Període de presentació: Del 24/11/2017 fins al 30/11/2017</li> <li>• Lloc de presentació: .Secretaria del Departament de Microelectrònica i Sistemes Electrònics.</li> <li>• Documents que cal presentar (amb l'impres de sol·licitud): CV, resguards dels títols, etc.</li> </ul>	
<b>CRITERIS D'AVUACIÓ (PUNT 7 PLEC DE CLÀUSULES)</b>	
<ul style="list-style-type: none"> <li>• Experiència de recerca el computació reconfigurables i implementació de sistemes MPSoC: publicacions indexades, conferencies internacionals,</li> <li>• Experiència i lideratge en projectes R+D+i a nivell regional, estatal i internacional. Participació i lideratge de Projectes</li> <li>• Experiència i lideratge en projectes R+D+i per a empreses. Participació i lideratge de convenis</li> <li>• Experiència docent.</li> </ul>	
<b>RESOLUCIÓ (PUNT 8 PLEC DE CLÀUSULES)</b>	

- Òrgan competent per a la resolució: Director del Centre de Prototips i Solucions HW/SW (CEPHIS)
- Data prevista de resolució: 1/12/2017

DATA DE PUBLICACIÓ CONVOCATÒRIA	RESPONSABLE DEL PROJECTE
23/11/2017	Nom: Jordi Carrabina Bordoll Signatura: